

This Page Is Inserted by IFW Operations
and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

**As rescanning documents *will not* correct images,
please do not report the images to the
Image Problem Mailbox.**

THIS PAGE BLANK (USPTO)

PCT/JP 00/03230

19.05.00

JP 00/3230

EU

日 本 国 特 許 庁
PATENT OFFICE
JAPANESE GOVERNMENT

| | | | |
|-------|------|----------|-----|
| REC'D | WIPO | JUL 2000 | PCT |
| WIPO | | PCT | |

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日

Date of Application:

1999年 6月11日

出 願 番 号

Application Number:

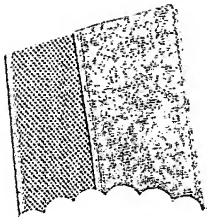
平成11年特許願第164665号

出 願 人

Applicant (s):

日本電気株式会社

| | |
|-------|-------------|
| REC'D | 27 JUL 2000 |
| WIPO | PCT |



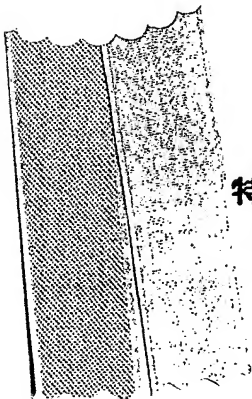
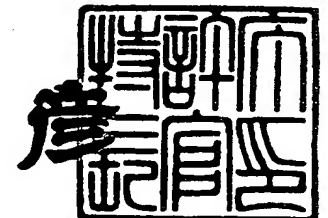
PRIORITY
DOCUMENT

SUBMITTED OR TRANSMITTED IN
COMPLIANCE WITH RULE 17.1(a) OR (b)

2000年 6月29日

特 許 庁 長 官
Commissioner,
Patent Office

近 藤 隆 彦



出証番号 出証特2000-3054034

【書類名】 特許願

【整理番号】 33509494

【提出日】 平成11年 6月11日

【あて先】 特許庁長官 殿

【国際特許分類】 G10L 9/14
G10L 7/04

【発明者】

【住所又は居所】 東京都港区芝五丁目 7 番 1 号 日本電気株式会社内

【氏名】 野村 俊之

【特許出願人】

【識別番号】 000004237

【氏名又は名称】 日本電気株式会社

【代理人】

【識別番号】 100080816

【弁理士】

【氏名又は名称】 加藤 朝道

【電話番号】 045-476-1131

【手数料の表示】

【予納台帳番号】 030362

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9304371

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 音声切替装置

【特許請求の範囲】

【請求項 1】

複数種の異なるサンプリング周波数で標本化された複数の入力信号と、前記複数の入力信号の中から再生すべき信号を指定する制御信号とを入力とし、前記制御信号に従い前記複数の入力信号から一つの信号を選択して出力する音声切替装置であって、

前記複数の入力信号のうちの少なくとも一つの入力信号のサンプリング周波数を変換する少なくとも一つのサンプリング周波数変換回路と、

前記複数の入力信号について、前記サンプリング周波数変換回路でサンプリング周波数が変換された信号と、残りの入力信号との位相を調整して出力する遅延調整回路と、

前記遅延調整回路の複数の出力信号から一つの信号を前記制御信号に従い選択する切替回路と、

を備えたことを特徴とする音声切替装置。

【請求項 2】

複数種の異なるサンプリング周波数で標本化された複数の入力信号と、前記複数の入力信号の中から再生すべき信号を指定する制御信号とを入力し、前記制御信号に従い前記入力信号から一つの信号を選択して出力する音声切替装置であって、

前記複数の入力信号のサンプリング周波数をそれぞれ予め定めた周波数に変換する複数のサンプリング周波数変換回路と、

前記複数のサンプリング周波数変換回路の出力信号間の位相を調整して出力する遅延調整回路と、

前記遅延調整回路の複数の出力信号から一つの信号を前記制御信号に従い選択する切替回路と、を備えたことを特徴とする音声切替装置。

【請求項 3】

複数種の異なるサンプリング周波数で標本化された複数の入力信号と、前記複

数の入力信号の中から再生すべき信号を指定する制御信号とを入力し、前記制御信号に従い前記入力信号から一つの信号を選択して出力する音声切替装置であって、

前記複数の入力信号のうちの少なくとも一つの信号のサンプリング周波数を変換する少なくとも一つのサンプリング周波数変換回路と、

前記複数の入力信号について、前記サンプリング周波数変換回路でサンプリング周波数が変換された信号と、残りの入力信号との位相を調整して出力する遅延調整回路と、

前記遅延調整回路の複数の出力信号から二つの信号を前記制御信号に従い選択し重み付け加算する加算回路と、

前記遅延調整回路の複数の出力信号と前記加算回路の出力信号から一つの信号を前記制御信号に従い選択する切替回路と、

を備えたことを特徴とする音声切替装置。

【請求項 4】

複数種の異なるサンプリング周波数で標本化された複数の入力信号と、前記複数の入力信号の中から再生すべき信号を指定する制御信号とを入力し、前記制御信号に従い前記入力信号から一つの信号を選択して出力する音声切替装置であって、

前記複数の入力信号のサンプリング周波数をそれぞれ予め定めた周波数に変換する複数のサンプリング周波数変換回路と、

前記サンプリング周波数変換回路の出力信号間の位相を調整して出力する遅延調整回路と、

前記遅延調整回路の複数の出力信号から二つの信号を前記制御信号に従い選択し重み付け加算する加算回路と、

前記遅延調整回路の複数の出力信号と前記加算回路の出力信号から一つの信号を前記制御信号に従い選択する切替回路と、

を備えたことを特徴とする音声切替装置。

【請求項 5】

前記切替回路が、前記制御信号により切替が指示されたタイミングから前記遅

延調整回路の遅延時間を考慮したタイミングで、前記遅延調整回路からの出力信号の切替前の信号から前記加算回路の出力信号に切替え、所定間隔だけ前記加算回路の出力信号を出力した後、切替後の信号を出力することを特徴とする請求項 3 又は 4 記載の音声切替装置。

【請求項 6】

請求項 1 乃至 5 のいずれかーに記載の音声切替装置であって、
一つのビットストリームから異なるサンプリング周波数で標本化された複数の信号を復号する音声復号回路を有し、

受信時のビットレートに応じて前記音声復号回路の複数の出力復号信号から前記制御信号により一つの信号を選択して出力する、ことを特徴とする音声切替装置。

【請求項 7】

請求項 1 乃至 5 のいずれかーに記載の音声切替装置であって、
複数種の異なるサンプリング周波数の信号が圧縮された複数のビットストリームを多重化したビットストリームを入力とし、ビットストリームの種類に応じて、複数の出力端に切替出力するビットストリーム切替回路と、

前記ビットストリーム切替回路から出力される前記ビットストリームをそれぞれ復号する複数の音声復号回路と、を有し、

前記複数の音声復号回路からの出力復号信号から一つの信号を前記制御信号に従い選択して出力する、ことを特徴とする音声切替装置。

【発明の詳細な説明】

【0 0 0 1】

【発明の属する技術分野】

本発明は、音声符号化・復号装置に関し、特に、複数の音声信号のいずれかーを切替える音声切替装置に関する。

【0 0 0 2】

【従来の技術】

従来、ビットレートが変化する伝送路上で音声を伝送する際に、伝送路ビットレートに応じて音声信号の帯域幅を増減させることにより、符号化ビットレート

を伝送路ビットレートに適應させて、再生音声信号の品質を調整する符号化方法が用いられている。例えば本願発明者はすでに特開平 9-202475 号公報において、音声信号を階層的に符号化する際に、入力音声信号のサンプリング周波数を変化させた信号を $N+1$ 個作成し、入力音声信号と前記サンプリング信号を変化させた信号を、サンプリング周波数が低い信号から順次、符号化して得た線形予測係数とピッチとマルチパス信号とゲインを表すインデックスを N 階層分まとめて多重化する音声符号化装置、及び、復号するビットレートに応じて再生信号のサンプリング周波数が階層的に変わる音声復号装置として、ダウンサンプリング回路で入力信号をダウンサンプリングした信号を受ける第一 CELP（符号励振型線形予測）符号化回路は符号化出力を第二 CELP 符号化回路に出力し、第二 CELP 符号化回路は入力信号を第一 CELP 符号化回路の符号化出力に基づき符号化し、マルチプレクサは、第一、第二 CELP 符号化回路の符号化出力をビットストリームに出力し、デマルチプレクサは、制御信号が低ビットレートするとき、ビットストリームから第一 CELP 符号化回路の符号化出力を第一 CELP 復号回路に出力し、高ビットレートするとき、ビットストリームから第一 CELP 符号化回路の出力の一部と第二 CELP 符号化回路の出力を抽出し、第二 CELP 復号回路に出力し、切替回路を介して出力する音声符号化復号装置を提案している。

【0003】

復号側では、受信時のビットレートに応じて、再生音声信号の帯域幅、すなわち、復号された音声信号のサンプリング周波数が増加する。一方、標本化された音声信号を受聴する際、デジタル信号からアナログ信号への変換処理のためサンプリング周波数の設定を必要とする。このとき、サンプリング周波数の異なる音声信号を切替えて再生するためには、サンプリング周波数の設定変更処理を必要とされ、サンプリング周波数の設定変更処理の間、再生音の途切れが生じる場合が多い。

【0004】

図 7 を参照して、従来の音声切替装置の動作を説明する。音声切替装置は、2 種類のサンプリング周波数（例えば、8 kHz と 16 kHz）で、それぞれ、標

本化された 2 種類の音声信号（第 1 のデジタル音声信号、第 2 のデジタル音声信号）と、制御信号とを入力し、制御信号に従い第 1、第 2 の音声信号を切替えて再生する。

【0 0 0 5】

ここで、制御信号は 2 種類の音声信号のうちどちらを再生するかを指示する信号である。

【0 0 0 6】

切替回路 3 は、第 1 の音声信号と第 2 の音声信号と制御信号とを入力し、制御信号により切替が指示されたタイミングで 2 種類の音声信号を切替えて D/A 変換回路 1 2 に出力する。

【0 0 0 7】

D/A 変換回路 1 2 は、制御信号により指示された音声信号のサンプリング周波数を設定し、入力デジタル信号をアナログ信号に変換し出力する。

【0 0 0 8】

【発明が解決しようとする課題】

上述した従来の音声切替装置では、サンプリング周波数の異なる音声信号を切替えて再生する際には、D/A 変換回路におけるサンプリング周波数の設定変更処理が必要とされており、設定変更処理の間、再生音の途切れが生じる、という問題点を有している。

【0 0 0 9】

したがって本発明は、上記問題点に鑑みてなされたものであって、その目的は、複数の異なる音声信号の再生切替時における異音を低減することができる音声切替装置を提供することにある。

【0 0 1 0】

【課題を解決するための手段】

前記目的を達成する本発明は、複数種の異なるサンプリング周波数で標本化された複数の入力信号と、前記複数の入力信号の中から再生すべき信号を指定する制御信号とを入力し、前記制御信号に従い前記入力信号から一つの信号を選択して出力する音声切替装置であって、前記複数の入力信号のうちの少なくとも一つ

の信号のサンプリング周波数を変換する少なくとも一つのサンプリング周波数変換回路と、前記複数の入力信号について、前記サンプリング周波数変換回路でサンプリング周波数が変換された信号と、残りの入力信号との位相を調整する遅延調整回路と、前記遅延調整回路の複数の出力信号から一つの信号を前記制御信号に従い選択する切替回路と、を備えたことを特徴とする。

【0011】

【発明の実施の形態】

本発明の実施の形態について以下に説明する。本発明は、サンプリング周波数の異なるデジタル音声信号の再生切替時に、サンプリング周波数設定のため生じる再生音の途切れをなくすため、サンプリング周波数の異なる複数のデジタル音声信号を同一のサンプリング周波数に変換し、それにより生ずる位相を調整し再生するように構成したものである。

【0012】

より詳細には、デジタル音声信号のサンプリング周波数を変換するサンプリング周波数変換回路（図1の1）と、サンプリング周波数変換により生ずる位相のずれを複数のデジタル音声信号間で調整する遅延調整回路（図1の2）と、を含む。

【0013】

さらに、サンプリング周波数が同一であるが、信号帯域幅が異なるデジタル音声信号を連続して再生する際に生じるサンプル間の不連続をなくすため、切替前後のデジタル音声信号を、一定間隔重み付け加算した後、切替え再生する。より詳細には、サンプリング周波数変換回路（図2の1）と、遅延調整回路（図2の2）と、遅延調整回路の出力信号を、予め定められた間隔、重み付け加算する加算回路（図2の5）と、制御信号に従い出力信号を切替える際に、加算回路の出力信号を前記間隔出力した後に切替えを行なう切替回路（図2の6）と、を含む。

【0014】

本発明においては、サンプリング周波数変換回路と遅延調整回路において、切替え前後のデジタル信号のサンプリング周波数と位相を同一とすることにより

、D/A回路におけるサンプリング周波数設定を必要とせず、再生音の途切れが生じにくくなる。

【0015】

さらに、本発明においては、加算回路において、切替え前後のデジタル信号を重み付け加算することにより、切替え前の音声信号の最終サンプルと前記間隔の始端サンプルとの不連続性は、重み付け加算しない場合に比べて少なくなる。切替回路において、加算回路の出力信号を予め定められた間隔出力した後に切替えを行なうことにより、前記間隔の始端と終端においてサンプル間の不連続が少なくなるため、再生音に異音が生じにくくなる。

【0016】

【実施例】

上記した実施の形態についてさらに詳細に説明すべく、本発明の実施例について図面を参照して説明する。

【0017】

図1は、本発明の第1の実施例の構成を示すブロック図である。図1を参照すると、本発明の第1の実施例は、2種類の異なるサンプリング周波数（例えば、8kHzと16kHz）の音声信号（それぞれ第1の音声信号、第2の音声信号とする）と、2種類の音声信号のうちどちらを再生するかを指示する制御信号とを入力し、制御信号に従い、音声信号を切替えて再生する。

【0018】

サンプリング周波数変換回路1は、第1の音声信号のサンプリング周波数を第2の音声信号のサンプリング周波数と等しくなるようサンプリング周波数変換（例えば、サンプリング周波数を8kHzから16kHzに変換する）し、遅延調整回路2に出力する。ここで、サンプリング周波数変換回路1では、通倍又は分周回路、あるいはインタポレーション又はデシメーション処理を行なって周波数変換を行なうが、この周波数変換は公知の回路を用いられ、その動作説明については、例えばP.P. Vaidyanathan による「Multirate Systems and Filter Banks」と題した文献の4. 1. 1節(Figure 4.1-8)等の記載が参照される。

【0019】

サンプリング周波数変換回路 1 の処理により、出力信号は入力信号に対して位相遅延が生じる。このとき発生する遅延時間を D とする。

【0020】

遅延調整回路 2 は、入力した第 2 の音声信号を、遅延時間 D だけ不図示の遅延回路で遅延させた信号と、サンプリング周波数回路 1 の出力信号とを切替回路 3 に出力する。なお遅延回路としては、インバータ列もしくは遅延線等任意のものが用いられる。

【0021】

切替回路 3 は、遅延調整回路 2 から、サンプリング周波数変換された第 1 の音声信号と遅延調整された第 2 の音声信号とを入力し、遅延時間 D を考慮して、制御信号に従い、2 種類の音声信号を切替え、D/A 変換回路 4 に出力する。

【0022】

D/A 変換回路 4 は、入力したデジタル音声信号をアナログ信号に変換し出力する。前記アナログ信号は、スピーカやヘッドホンなどを介して、ユーザーに提供される。

【0023】

図 2 は、本発明の第 2 の実施例の構成を示すブロック図である。図 2 を参照すると、本発明の第 2 の実施例は、前記第 1 の実施例と比べて、第 2 の音声信号のサンプリング周波数変換するサンプリング周波数回路 5 がさらに追加されている。サンプリング周波数変換回路 1 は、第 1 の音声信号のサンプリング周波数を予め定めたサンプリング周波数に変換し、遅延調整回路 2 に出力する。同じく、サンプリング周波数変換回路 5 は、第 2 の音声信号のサンプリング周波数を前記予め定めたサンプリング周波数に変換し、遅延調整回路 2 に出力する。なお、サンプリング周波数変換回路 1 で発生する遅延時間を D1 とし、サンプリング周波数変換回路 5 で発生する遅延時間を D2 とする。

【0024】

遅延調整回路 2 は、サンプリング周波数変換された第 1 の音声信号と第 2 の音声信号との位相が同じになるよう遅延調整し、切替回路 3 に出力する。

【0025】

遅延調整法として、遅延時間 D_1 と D_2 のうち長い方の遅延時間を D とし、両信号を同一時間、すなわち遅延時間 D だけ不図示の遅延回路で遅延させる。

【0026】

切替回路 3 は、遅延調整回路 2 から、サンプリング周波数変換および遅延調整された第 1 の音声信号と第 2 の音声信号とを入力し、遅延時間 D を考慮して前記制御信号に従い 2 種類の音声信号を切替えて D/A 変換回路 4 に出力する。

【0027】

D/A 変換回路 4 は、入力したデジタル音声信号をアナログ信号に変換し出力する。前記アナログ信号は、スピーカやヘッドホンなどを介して、ユーザーに提供される。

【0028】

本実施例では、例えば、第 1、第 2 の音声信号のサンプリング周波数が、それぞれ、 8 kHz 、 12 kHz の時、第 1、第 2 の音声信号を、サンプリング周波数回路においてサンプリング周波数を 24 kHz に変換することにより、第 1 の音声信号のみを 12 kHz にサンプリング周波数変換する前記第 1 の実施例に比べて、サンプリング周波数変換の処理量をより少なく実現できる。

【0029】

図 3 は、本発明の第 3 の実施例の構成を示すブロック図である。図 3 を参照すると、本発明の第 3 の実施例は、前記第 1 の実施例と比べて、加算回路 6 をさらに備え、また切替回路 7 の動作が相違している。

【0030】

サンプリング周波数変換回路 1 は、第 1 の音声信号のサンプリング周波数を第 2 の音声信号のサンプリング周波数と等しくなるようサンプリング周波数変換し、遅延調整回路 2 に出力する。なお、サンプリング周波数変換回路 1 で発生する遅延時間を D とする。遅延調整回路 2 は、入力した第 2 の音声信号を遅延時間 D だけ遅延させた信号と、サンプリング周波数回路 1 の出力信号と、を加算回路 6 と切替回路 7 に出力する。

【0031】

加算回路 6 は、サンプリング周波数変換された第 1 の音声信号と遅延調整され

た第 2 の音声信号とを重み付け加算し、切替回路 7 に出力する。

【 0 0 3 2 】

例えば、重み付け加算の例として、切替前後の信号を、それぞれ、

$S1(n)$ 、 $S2(n)$ 、 $n=0,1,\dots,T-1$ とすると、

加算回路 5 の出力信号は $S3(n)$ は、

$$S3(n) = (n/(T-1)) S2(n) + ((T-1-n)/(T-1)) S1(n),$$

$$n=0,1,\dots,T-1, \quad \dots (1)$$

【 0 0 3 3 】

となる。ここで、 T は、加算回路の出力信号が使用される間隔を表すサンプル数であり、入力音声信号のサンプリング周波数毎に定められる。

【 0 0 3 4 】

また、切替前後の信号は、サンプリング周波数変換された第 1 の音声信号と遅延調整された第 2 の音声信号とのいずれか一方が割り当てられる。

【 0 0 3 5 】

切替回路 7 は、サンプリング周波数変換された第 1 の音声信号と遅延調整された第 2 の音声信号と加算回路 6 の出力信号と制御信号とを入力し、制御信号により切替が指示されたタイミングから遅延時間 D を考慮したタイミングで、出力する信号を、切替前の信号 $S1(n)$ から加算回路 5 の出力信号 $S3(n)$ に切替え、所定の間隔だけ $S3(n)$ を出力した後、切替後の信号 $S1(n)$ を D/A 変換回路に出力する。

【 0 0 3 6 】

D/A 変換回路 4 は、入力したデジタル音声信号をアナログ信号に変換し出力する。前記アナログ信号は、スピーカやヘッドホンなどを介して、ユーザーに提供される。

【 0 0 3 7 】

図 4 は、本発明の第 4 の実施例の構成を示すブロック図である。図 4 を参照すると、本発明の第 4 の実施例は、前記第 2 の実施例と比べて、加算回路 6 をさらに備え、また切替回路 7 の動作が相違している。

【 0 0 3 8 】

本発明の第4の実施例において、加算回路6と切替回路7の動作は、前記第3の実施例で説明したものと同一である。

【0039】

サンプリング周波数変換回路1は、第1の音声信号のサンプリング周波数を予め定めたサンプリング周波数（例えば、24kHz）に変換し、遅延調整回路2に出力する。同じく、サンプリング周波数変換回路5は、第2の音声信号のサンプリング周波数を予め定めたサンプリング周波数に変換し、遅延調整回路2に出力する。なお、サンプリング周波数変換回路1で発生する遅延時間をD1とし、サンプリング周波数変換回路5で発生する遅延時間をD2とする。遅延調整回路2は、サンプリング周波数変換された第1の音声信号と第2の音声信号との位相が同じになるよう遅延調整し、加算回路6と切替回路7に出力する。ここで、遅延調整の例として、遅延時間D1とD2のうち長い方の遅延時間をDとし、両信号を、遅延時間Dだけ遅延させる。

【0040】

加算回路6は、サンプリング周波数変換され遅延調整された第1の音声信号と第2の音声信号とを重み付け加算し、切替回路7に出力する。

【0041】

例えば、重み付け加算の例として、上記式(1)を用いる。ここで、切替前後の信号S1(n)、S2(n)は、サンプリング周波数変換および遅延調整された第1の音声信号と第2の音声信号とのどちらか一方が割り当てられる。

【0042】

切替回路7は、サンプリング周波数変換および遅延調整された第1の音声信号と第2の音声信号と前記加算回路6の出力信号と制御信号とを入力し、制御信号により切替が指示されたタイミングから遅延時間Dを考慮したタイミングで、出力する信号を、切替前の信号S1(n)から、加算回路5の出力信号S3(n)に切替え、所定の間隔だけ、S3(n)を出力した後、切替後の信号S1(n)をD/A変換回路に出力する。

【0043】

D/A変換回路4は、入力したデジタル音声信号をアナログ信号に変換し出

力する。前記アナログ信号は、スピーカやヘッドホンなどを介して、ユーザーに提供される。

【0044】

図5は、本発明の第5の実施例として、帯域幅階層化音声符号化に基づく音声復号回路8と、前記第3の実施例の構成を組み合わせた音声切替装置の構成を示すブロック図である。図5を参照すると、本発明の第5の実施例においては、帯域幅階層化音声復号回路8は、入力したビットストリームを復号して得たデジタル音声信号を、サンプリング周波数変換回路1、遅延回路2に、それぞれ、第1のデジタル音声信号または第2のデジタル音声信号として出力する。

【0045】

帯域幅階層化音声復号回路8は、2種類の音声信号のうちどちらを再生するかを指示する制御信号を、加算回路6と切替回路7とに出力する。

【0046】

ここで、ビットストリームは、圧縮された音声信号情報を復号に必須な基本部分と、音声信号の帯域幅を拡張することにより品質を向上させる拡張部分と、に分けて構成されている。

【0047】

したがって、帯域幅階層化音声復号回路8では、基本部分のみを受信している場合には、帯域幅は狭い音声信号（例えば、サンプリング周波数が8kHzのデジタル信号）を復号し、サンプリング周波数変換回路1に出力する。

【0048】

さらに拡張部分も受信している場合には、より帯域幅の広い音声信号（例えば、サンプリング周波数が16kHzのデジタル信号）を復号し、遅延調整回路2に出力する。

【0049】

ここで、帯域幅階層化音声復号回路8の復号動作については、例えば特開平1-30997号公報等の記載が参照される。

【0050】

帯域幅階層化音声復号回路8は、ビットストリームの基本部分に加えて拡張部

分も受信している場合には、基本部分のみを用いた場合と拡張部分も用いた場合との復号信号を複数同時に復号することもできる。

【0 0 5 1】

本実施例では、ビットストリームの基本部分のみを用いた復号信号は、常に復号し、遅延調整回路 2 に出力するものとする。

【0 0 5 2】

サンプリング周波数変換回路 1 と遅延調整回路 2 と加算回路 6 と切替回路 7 と D/A 変換回路 4 の動作説明は、前記第 2 の実施例で説明したものと同様とされており、その説明は省略する。

【0 0 5 3】

図 6 は、本発明の第 6 の実施例として、複数の音声復号回路と、前記第 1 の発実施例を組み合わせた音声切替装置の構成を示すブロック図である。図 6 を参照して、本発明の第 6 の実施例において、ビットストリーム切替回路 1 1 は、異なるサンプリング周波数の信号が圧縮された複数のビットストリームを多重化したビットストリームを入力し、受信したビットストリームの種類に応じて、入力したビットストリームを第 1 の音声復号回路 9 または第 2 の音声復号回路 1 0 に出力する。

【0 0 5 4】

ここで、ビットストリームの多重化方法は、複数のビットストリームを同時に多重化してもよいし、切替えて多重化しても良い。前者の場合には、2 種類のビットストリームから 2 種類の音声信号が同時に復号されるが、後者の場合には、どちらか一方のビットストリームからのみ音声信号が復号される。本実施例では、複数のビットストリームを切替えて多重化したビットストリームを入力とするものとする。

【0 0 5 5】

また、ビットストリーム切替回路 1 1 は、2 種類の音声信号のうちどちらを再生するかを指示する制御信号を、切替回路 3 に出力する。

【0 0 5 6】

入力ビットストリームは、第 1 の音声復号回路 9 は、第 2 の音声復号回路 1 0

に比べて低いビットレート（例えば、 8 kbit/s ）のビットストリームを復号して得た音声信号（例えば、サンプリング周波数が 8 kHz のデジタル信号）を、第1のデジタル音声信号として、サンプリング周波数変換回路1に出力する。

【0057】

第2の音声復号回路10は、第1の音声復号回路9に比べて高いビットレート（例えば、 16 kbit/s ）のビットストリームを復号して得た音声信号（例えば、サンプリング周波数が 16 kHz のデジタル信号）を、第2のデジタル音声信号として、遅延調整回路2に出力する。

【0058】

ここで、第1の音声復号回路9と第2の音声復号回路10については、例えば、特開平10-207496号公報等の記載が参照される。

【0059】

また、サンプリング周波数変換回路1と遅延調整回路2と切替回路3とD/A変換回路4の動作は、前記第1の実施例のものと同様とされており、その説明は省略する。

【0060】

なお、図5と図6にそれぞれ示した、帯域幅階層化音声復号回路と、前記第3の実施例の構成と、複数の音声復号回路と、前記第1の実施例の構成との組合せを説明したが、前記した各実施例の任意の組合せとしてもよいことは勿論である。

【0061】

ただし、前記第3、第4の実施例では、加算回路において、複数の信号を同時に必要とするため、第1の音声信号と第2の音声信号との切替時に両信号がオーバーラップしている必要がある。

【0062】

したがって、音声復号回路と組合わせる前記第3、第4の実施例では、帯域幅階層化音声復号回路と組合わせるか、あるいは、複数の音声復号回路を用いる場合には、入力ビットストリームが複数のビットストリームを同時に多重化したも

のである必要がある。

【 0 0 6 3 】

また、前記各実施例では、入力音声信号が2種類の場合を説明したが、入力音声信号を3種類以上の構成とする場合には、サンプリング周波数変換回路とこれに接続する入出力線とを、必要な数だけ追加することで実現される。

【 0 0 6 4 】

【発明の効果】

以上説明したように、本発明によれば、複数の異なる音声信号の再生切替時における異音を低減することができる、という効果を奏する。

【 0 0 6 5 】

その理由は、本発明においては、複数の音声信号の切替え前後の信号のサンプリング周波数と位相を同一とすることにより、サンプリング周波数設定の変更処理を必要としないためである。

【 0 0 6 6 】

また、切替え前後の音声信号を予め定めた間隔重み付け加算することにより、前記間隔の始端と終端において、サンプル間の不連続を少なくすることができるという効果を奏する。

【図面の簡単な説明】

【図 1】

本発明の第 1 の実施例の構成を示す図である。

【図 2】

本発明の第 2 の実施例の構成を示す図である。

【図 3】

本発明の第 3 の実施例の構成を示す図である。

【図 4】

本発明の第 4 の実施例の構成を示す図である。

【図 5】

本発明の第 5 の実施例の構成を示す図である。

【図 6】

本発明の第 6 の実施例の構成を示す図である。

【図 7】

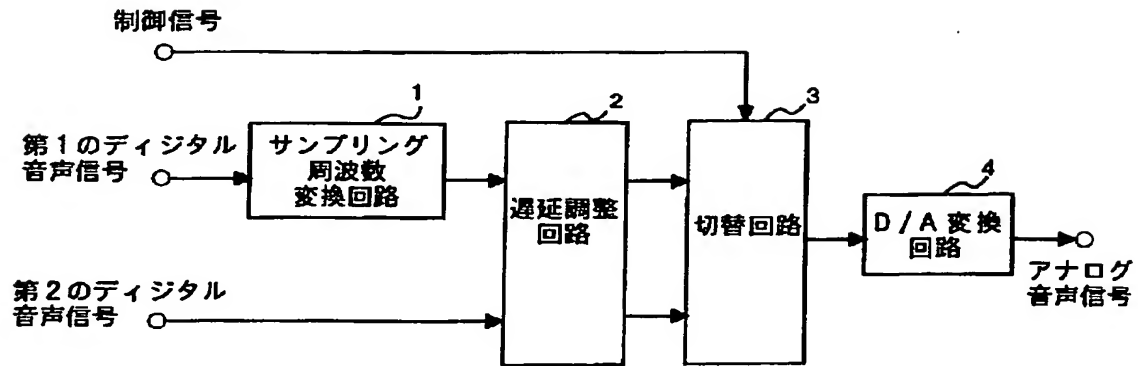
従来の音声切替装置の構成の一例を示す図である。

【符号の説明】

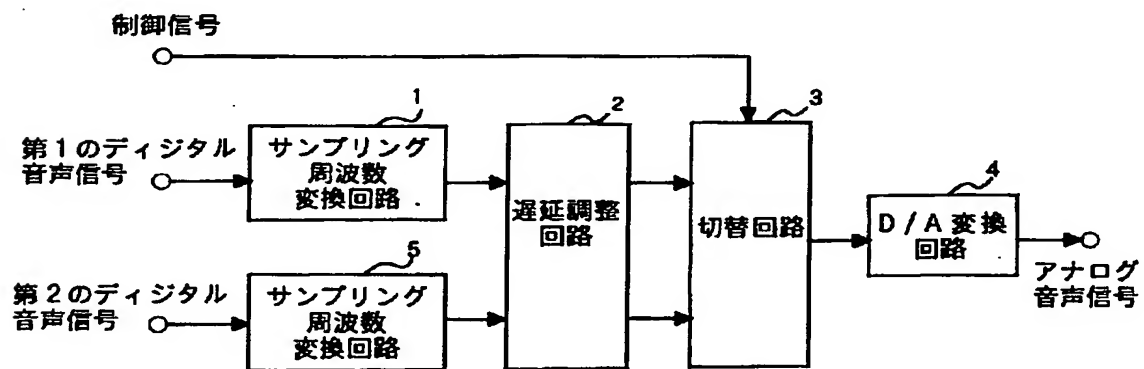
- 1、5 サンプリング周波数変換回路
- 2 遅延調整回路
- 3、7 切替回路
- 4、12 D/A 変換回路
- 6 加算回路
- 8 帯域幅階層化音声復号回路
- 9、10 音声復号回路
- 11 ビットストリーム切替回路

【書類名】 図面

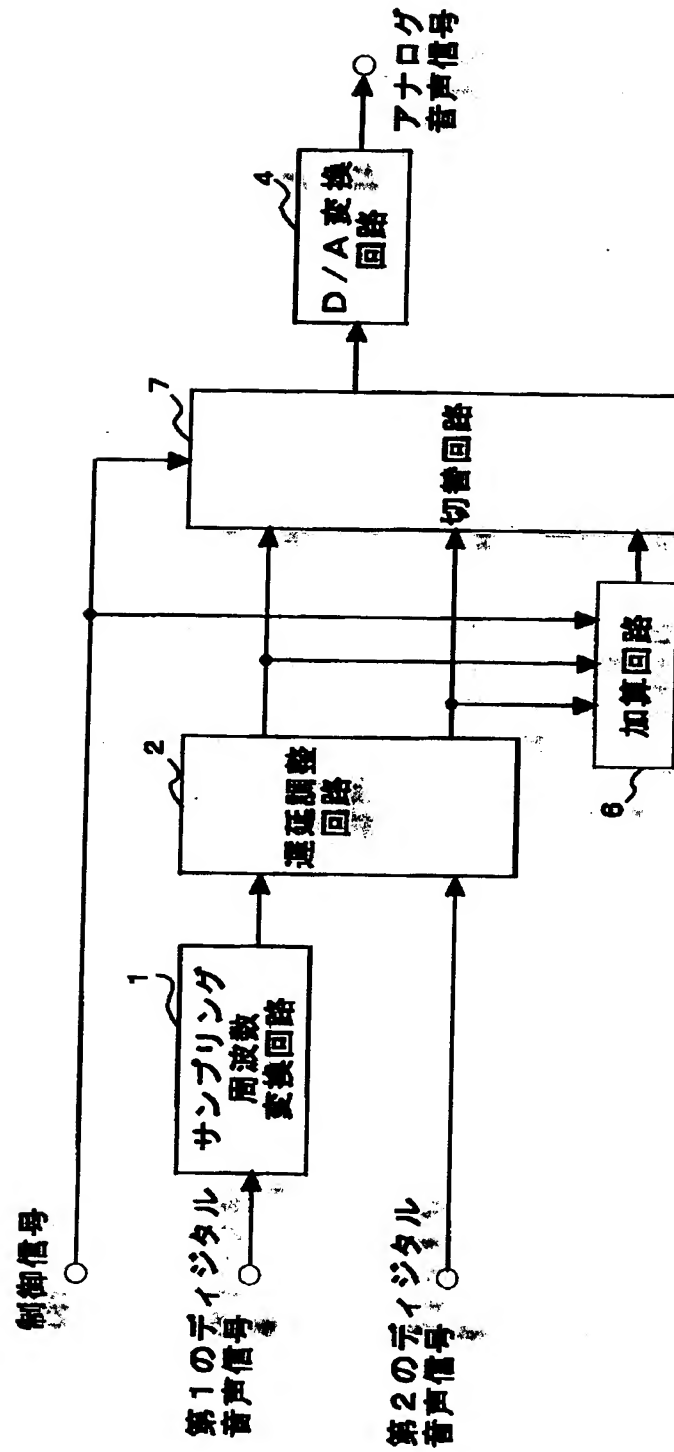
【図 1】



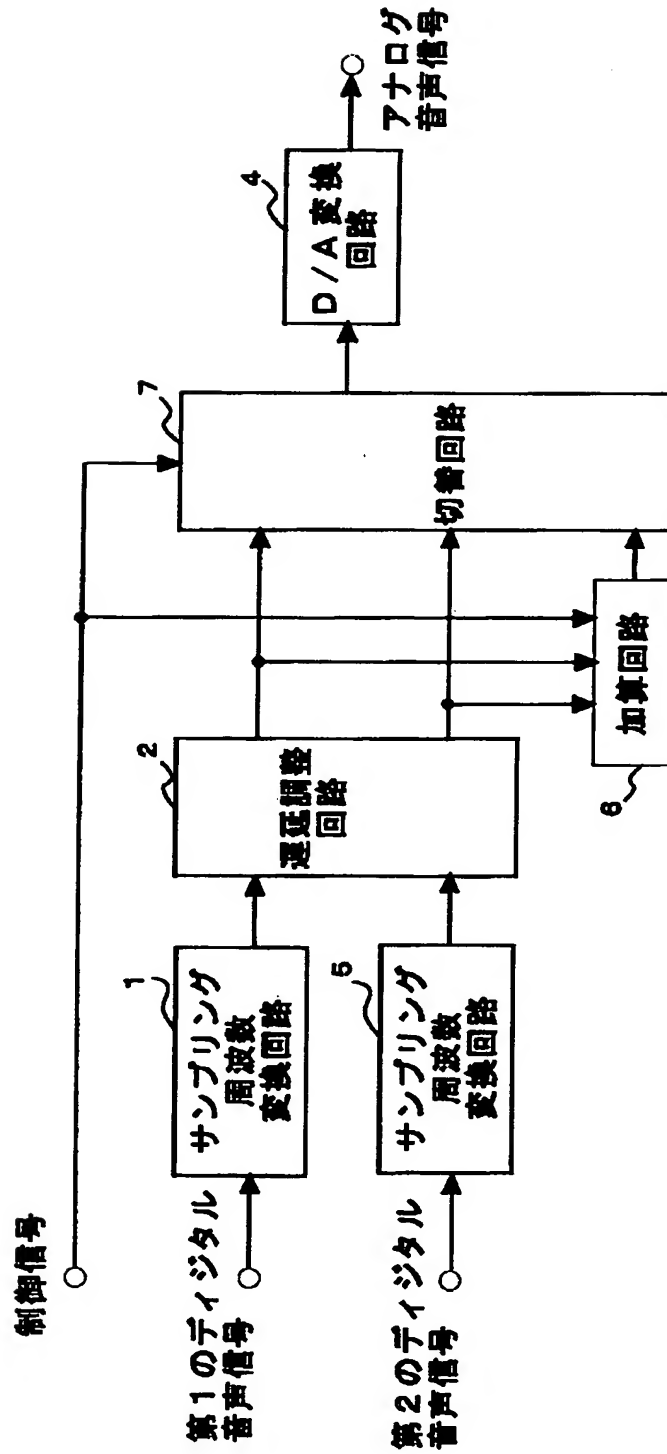
【図 2】



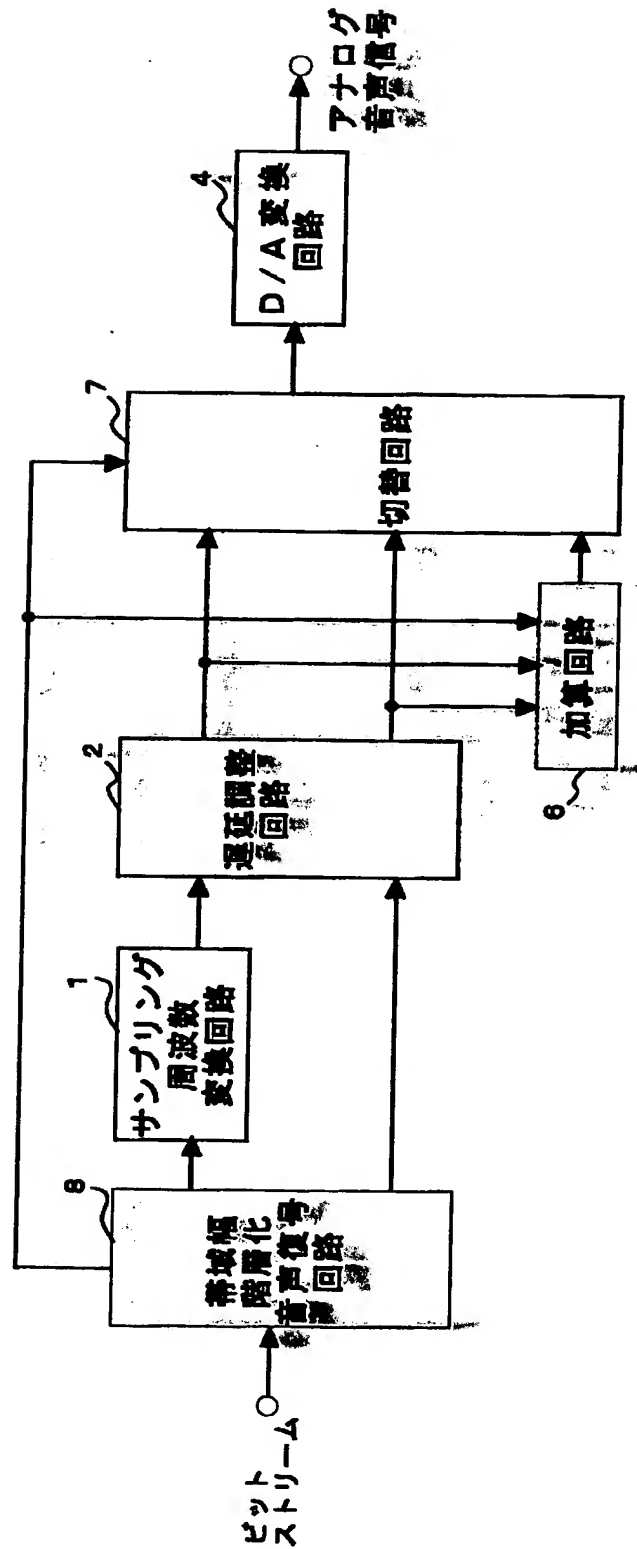
【図 3】



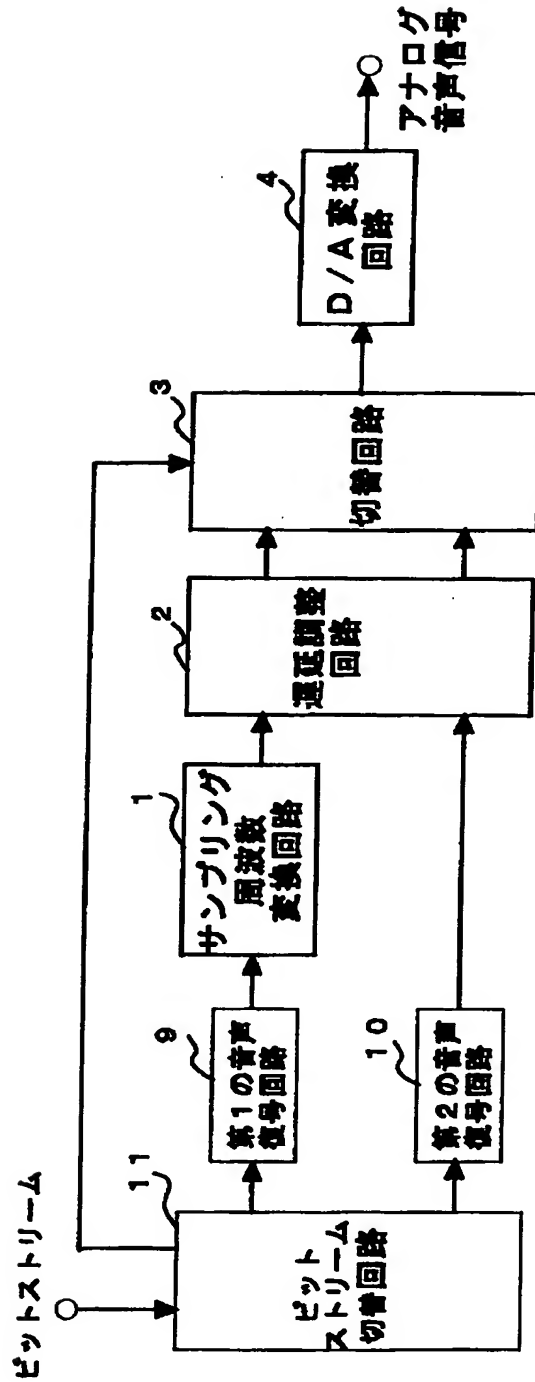
【図 4】



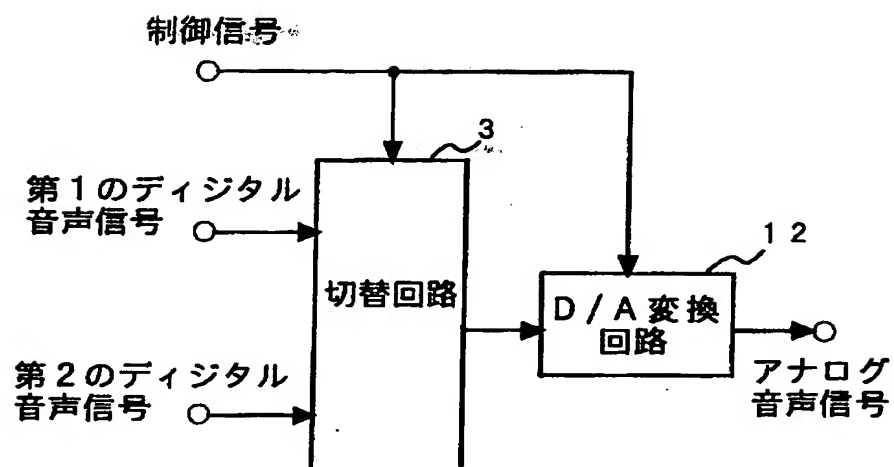
【図 5】



【図 6】



【図 7】



【書類名】 要約書

【要約】

【課題】

複数の異なるデジタル音声信号の再生切替を高品質にを実現する切替装置の提供。

【解決手段】

加算回路 6 は、サンプリング周波数変換回路1でサンプリング周波数変換された信号と遅延調整回路2で遅延調整された信号とを重み付け加算し、切替回路7に出力し、切替回路7は、サンプリング周波数変換された信号と遅延調整された信号と加算回路6の出力信号と制御信号とを入力し、制御信号に応じて切替えて出力する。

【選択図】

図 3

出 願 人 履 歴 情 報

識別番号 [0 0 0 0 0 4 2 3 7]

| | |
|----------|---------------------|
| 1. 変更年月日 | 1 9 9 0 年 8 月 2 9 日 |
| [変更理由] | 新規登録 |
| 住 所 | 東京都港区芝五丁目 7 番 1 号 |
| 氏 名 | 日本電気株式会社 |